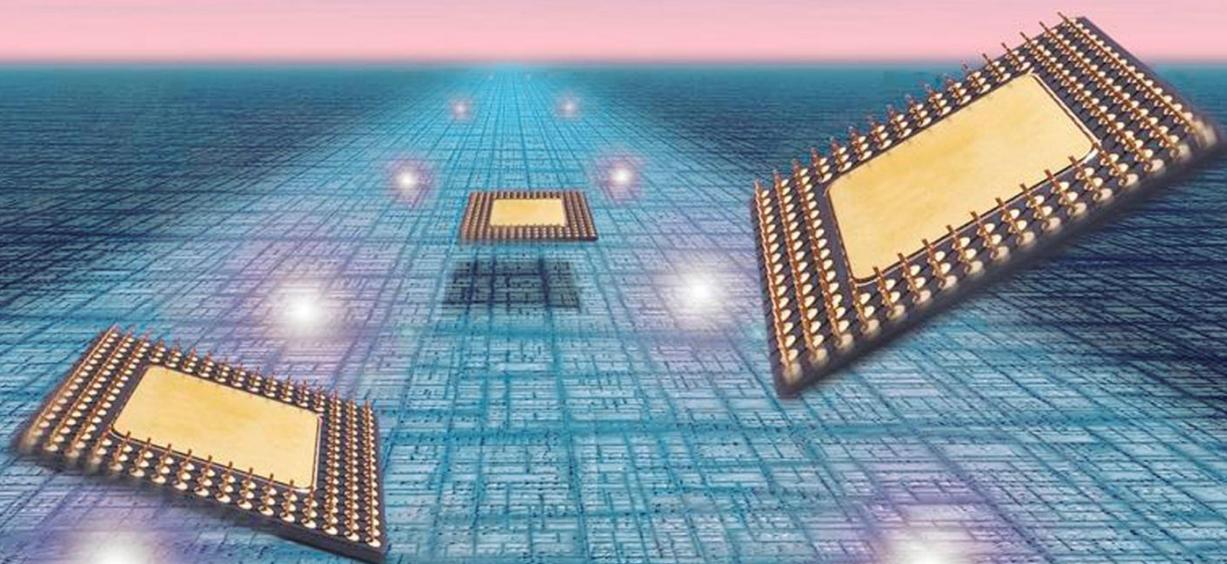




АКЦИОНЕРНОЕ ОБЩЕСТВО
«ЦЕНТРАЛЬНОЕ КОНСТРУКТОРСКОЕ БЮРО
«ДЕЙТОН»

Каталог

Микросхемы интегральные
Технические характеристики
Книга 1



Москва
2022

Раздел 2 Перечень серий и типономиналов микросхем, представленных в каталоге

Типономинал	Обозначение ТУ	Функциональное назначение	Зарубежный аналог	Код изготовителя	Стр.
Серия ххххх					
хххххххххх	ххххххххххТУ	Логический элемент БИ для работы на низкоомную нагрузку	–	2	96
Серия ххххх					
хххххххххххх	ххххххххххххТУ	ОЗУ статическое (16К × 1) бит	MB8167A-55 IMS1400	43	196
хххххххххххх	ххххххххххххТУ	ОЗУ статическое (64К × 1) бит	MPD4361C-55 MPD4361C-70	43	196
Серия ххххх					
хххххххххххх	ххххххххххххТУ	Одновибратор с логическим элементом на входе	SN54121	2	180
хххххххххххх	ххххххххххххТУ	Сдвоенный одновибратор с повторным запуском	SN54123	1	*
хххххххххххх	ххххххххххххТУ	Двоично-десятичный дешифратор с высоковольтным выходом	SN54141	1	163
хххххххххххх	ххххххххххххТУ	Дешифратор 4 на 16	–	1	*
хххххххххххх	ххххххххххххТУ	Сдвоенный дешифратор-мультиплексор 2-4	SN54155	1	137
хххххххххххх	ххххххххххххТУ	Двоично-десятичный дешифратор	SN54145	1	134
хххххххххххх	ххххххххххххТУ	4-разрядный двоично-десятичный счетчик	SN5490	2	115
хххххххххххх	ххххххххххххТУ	Счетчик- делитель на 12	SN5492A	2	118
хххххххххххх	ххххххххххххТУ	Делитель частоты с переменным коэффициентом деления	SN5497	2	118
хххххххххххх	ххххххххххххТУ	Одноразрядный двоичный полный сумматор	SN5480	2	146
хххххххххххх	ххххххххххххТУ	Двухразрядный двоичный полный сумматор	SN5482	2	146
хххххххххххх	ххххххххххххТУ	4-разрядный двоичный сумматор	SN5483A	2	146
хххххххххххх	ххххххххххххТУ	8-разрядная схема контроля четности и нечетности	SN54180	1	150
хххххххххххх	ххххххххххххТУ	Арифметическо-логическое устройство	SN54181	1	*
хххххххххххх	ххххххххххххТУ	Блок ускоренного переноса для арифметического узла	SN54182	1	*
хххххххххххх	ххххххххххххТУ	4-разрядный регистр сдвига	SN5495	2	120
хххххххххххх	ххххххххххххТУ	8-разрядный реверсивный сдвиговый регистр	SN54198	1	121
хххххххххххх	ххххххххххххТУ	12-разрядный регистр последовательного приближения	Am2504	1	125
хххххххххххх	ххххххххххххТУ	Селектор-мультиплексор данных на шестнадцать каналов со стробированием	SN54150	1	138
хххххххххххх	ххххххххххххТУ	Сдвоенный селектор-мультиплексор 4-1	SN54153	1	*

xxxxxxxxxx	Процессор цифровой обработки сигналов	
	Основные характеристики:	
	Количество ядер процессора цифровой обработки сигналов (ПЦОС) на базе 1867ВЦ6Ф	2
	Двухпортовое ОЗУ	16К×32 бит
	ОЗУ для каждого ядра	512К×32 бит
	Количество контроллеров интерфейса ГОСТ Р 52070 (MIL-STD-1553B) с резервированием и буферным ОЗУ	4
	Количество контроллеров интерфейса UART	2
	Количество контроллеров интерфейса USB 2.0 с буферным ОЗУ	1
	Количество контроллеров интерфейса ГОСТ 18977 (ARINC-429)	2
	Порт отладки	
Программируемые линии ввода-вывода	32	
xxxxxxxxxx	Процессор обработки сигналов с повышенной специфичностью	
	Предназначен для обработки 16-разрядных данных с фиксированной запятой	
	Объем адресуемой памяти	(192К×16) бит
	Содержит:	
	- процессорное ядро ЦОС с системой команд совместимой с 1867ВЦ5Т	
	- ОЗУ данных объемом	544×16 бит
	- три 165-разрядных таймера	
	- сторожевой таймер	
	- три 16-разрядных устройства полного сравнения	
	- три 16-разрядных устройства простого сравнения	
	- квадратурный декодер	
	- синхронный последовательный порт	
	- асинхронный последовательный порт	
	- два 8-канальных 10-разрядных АЦП	
- двенадцать каналов ШИМ		
- шесть выводов внешних прерываний		
- двадцать восемь программируемых мультиплексируемых выводов		
- интерфейс внешней памяти		
- JTAG-интерфейс		
- напряжение питания	3,3 В ± 10%	